

VYSVĚTLENÍ ZADÁVACÍ DOKUMENTACE Č. 1

Identifikace veřejné zakázky

Název:	Dodávka HD clusteru s akcelerátory č. 2 pro projekt CERIT-SC
Druh veřejné zakázky:	Dodávky
Druh zadávacího řízení:	Otevřené řízení
Režim veřejné zakázky:	Nadlimitní
Adresa veřejné zakázky:	https://zakazky.muni.cz/vz00005628

Identifikační údaje zadavatele

Název:	Masarykova univerzita, Ústav výpočetní techniky
Sídlo:	Botanická 68a, 602 00 Brno
IČ:	00216224
Zastoupen:	prof. RNDr. Luděk Matyskou, CSc., ředitelem

Zadavateli byla prostřednictvím elektronického nástroje E-ZAK doručena dne 9. 4. 2020 žádost dodavatele o vysvětlení zadávací dokumentace. Zadavatel v souladu s § 98 zákona č. 134/2016 Sb., o zadávání veřejných zakázek, v platném znění (dále jen „ZZVZ“), poskytuje následující vysvětlení:

1. ŽÁDOST DODAVATELE

„Dobrý den,

v bodě B.16 ZD je uvedeno: „V každém uzlu musí být osazena jedna GPU karta podporující rozhraní CUDA s výkonem tensor operations alespoň 100 TFLOPS“. Nejedná se o překlep, opravdu požadujete 100 TFLOPS?“

2. VYSVĚTLENÍ ZADAVATELE

Zadavatel k výše uvedenému dotazu sděluje, že se opravdu jedná o překlep, jelikož zadavatel požaduje výkon v tensor operations alespoň **100 TOPS (FP16)**.

Z tohoto důvodu zadavatel upravuje znění zadávací podmínky uvedené v Příloze č. 1 Technická dokumentace, a to tak, že původní znění bodu B.16 nahrazuje novým zněním: „**V každém uzlu musí být osazena jedna GPU karta podporující rozhraní CUDA s výkonem v tensor operations alespoň 100 TOPS (FP16)**“.

Ostatní podmínky technické specifikace zůstávají beze změn.

Zadavatel současně uveřejňuje nové znění souboru Příloha č. 1 Technická dokumentace, který je závazný pro zpracování nabídky dodavatelů.

Zadavatel výslovně utvrzuje, že se nejedná o změnu zadávacích podmínek.

prof. RNDr. Luděk Matyska, CSc.
ředitel Ústavu výpočetní techniky

(podepsáno elektronicky)