Příloha č. 1 smlouvy

Specifikace nabízených zařízení

\*Vyplňte barevně označená pole

**Přístroj na měření částic – měření proudu**

|  |  |  |
| --- | --- | --- |
| **Požadovaný parametr** | **Požadovaná hodnota** | **Hodnota** |
| Počet kusů | 1 | **1 kus** |
| Název/typ | – |  |
| Rozsah analogových vstupů na měření proudu | min. 20 nA – 20 mA |  |
| Rozlišení (minimální) | 10 fA |  |
| Přesnost | min. 0,4 % + 400 fA |  |
| Počet čtení hodnot za sekundu | min. 1000 |  |
| Rozlišení – počet znaků | min. 5,5 |  |
| paměť naměřených vzorků | min. 2500 |  |
| Vstup | BNC |  |
| Cena za 1 ks | – |  |

**Digitizér - Přístroj na měření částic**

|  |  |  |
| --- | --- | --- |
| **Požadovaný parametr** | **Požadovaná hodnota** | **Hodnota** |
| Počet kusů | 2 | **2 kusy** |
| Název/typ | – |  |
| počet analogových vstupních kanálů ADC | min. 2 |  |
| bitové rozlišení vstupu ADC | min. 14 bit |  |
| bitové rozlišení výstupu DAC (generátoru) | min. 14 bit |  |
| počet analogových výstupních kanálů DAC | min. 2 |  |
| maximální vzorkovací kmitočet na všech analogových kanálech (i při současné aktivaci všech kanálů) | min. 125 MSa/s |  |
| Napěťové rozsahy vstupů ADC | ±20V at 1/20 | ±20V at 1/20 |
| Vstupy a výstupy | 16 digital I/O (3.3V)min. 4x Analog in 12-bitmin. 4x Analog out 12-bit | 16 digital I/O (3.3V)Analog in 12-bitAnalog out 12-bit |
| Firmware digitizéru (FPGA) a rozhraní | Open source, JTAG | Open source, JTAG |
| Komunikační rozhraní | min. Ethernet, USB |  |
| Cena za 1 ks | – |  |